

## エンコーダ

磁気式シングルターンアブソリュートエンコーダラインドライバー付、BISS-Cプロトコル付SSIインターフェース、4.096パルス/回転

組み合わせ ブラシレスDCモータ

## シリーズ AES-4096 L

		AES-4096 L	
パルス/回転 分解能		4 096	
一回転分解能		12 Bit	
信号出力		SSI インターフェース, BISS-Cプロトコル	
供給電圧	$U_{DD}$	4,5 5,5	V
消費電流(標準)1)	<b>I</b> DD	typ. 22, max. 32	mA
最大クロック周波数 (CLK入力とCLK)			MHz
入力低レベル (CLK入力と <del>CLK</del> )		0 0,8	V
入力高レベル (CLK入力とCLK)		2 5	V
最大セットアップタイム(パワーオン)	<b>t</b> setup	4	ms
タイムアウト, typ.	<b>t</b> timeout	20	μs
マグネットディスクの慣性	J	0,08	gcm²
動作温度範囲		-40 +100	C
履歴現象		0	°m
重量, typ.		13,5	g
±重, υρ.		13,3	19

1) UDD = 5 V: 無負荷出力を持つ

注意: 出力信号は、TIA-422と互換性があります。

ラインドライバ・レシーバの例: iC-HF, SN65LBC179, SN75179B.

/== A / ./ =	
組み合わせDCモータ	
寸法図面 A	<l1 [mm]<="" td=""></l1>
2444 B - K3051	55,3
3056 B - K3051	67,3
3564 B - K3051	75,3
4490 B - K3051	100,3
4490 BS - K3051	100,3
	·
寸法図面 B	<l1 [mm]<="" td=""></l1>
2232 BX4	50,2
2250 BX4	68,2
寸法図面 C	<l1 [mm]<="" td=""></l1>
3242 BX4	60,0
3268 BX4	86,0
寸法図面 D	<l1 [mm]<="" td=""></l1>
2264 BP4 - 6356	79,1
3274 BP4 - 6356	90,8

## 機能

ファールハーバーモータとアブソリュートエンコーダの組み合わせは整流、回転速度そして位置決め制御にとって理想的です。また、整流信号を正弦波に変換するために使用されます。

AES-4096 Lパージョン(アプソリュートエンコーダ)においては、絶対的な位置情報がSSI インターフェース、BISS-Cプロトコルで行います。1回転あたり最大4096パルスの分解能で出力されます。アブソリュートとはシャフトが1回転する中で、唯一の角度が割り当てられるという意味です。この値は電源ON直後には既に読み取ることができます。

利点は正弦波を使用する際にトルクリップルの減少、高効率そして電気ノイズの減少が期待できます。

このエンコーダでは、CLK 入力と CLK 入力の間に 120 オームの回線終端抵抗が組み込まれています。コントロールの DATA 出力信号と DATA 出力信号には、それに対応する抵抗が推奨されます。

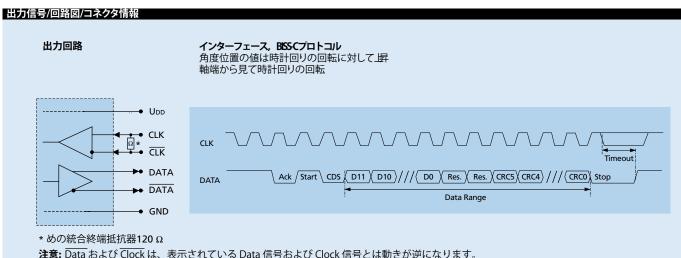
FAULHABER V3.0 世代のモーション・コントローラとの連動では特別番号 6419 が推奨されます。この可変では、DATA 出力信号と DATA 出力信号の抵抗がすでにコントロールに組み込まれています。

BX4 シリーズのブラシレス DC モータでは、エンコーダは別体のフラットケーブルを介して繋ぐ事が出来ます。

モータとエンコーダは1つの共通のフレックスボードを経由してつなぐことができます。

弊社の幅広いアクセサリーについては、「アクセサリー」のチャプターをご参 照ください。





注意: Data および Clock は、表示されている Data 信号および Clock 信号とは動きが逆になります。



